

機器接続マニュアル



機器接続マニュアルに関する注意事項

本書を正しくご使用いただくために、ご使用前に必ず「マニュアルPDFをダウンロードする前に」をお読みいただき、「はじめに(商標権などについて、対応機種一覧、マニュアルの読み方、表記のルール)」マニュアルをダウンロードしてください。ダウンロードされたマニュアルは、必ずご利用になる場所のお手元に保管し、いつでもご覧いただけるようにしておいてください。

2.23 FATEK 製 PLC

2.23.1 システム構成

FATEK製PLCとGPを接続する場合のシステム構成を示します。

< 結線図 > は2.21.2 結線図をご参照ください。

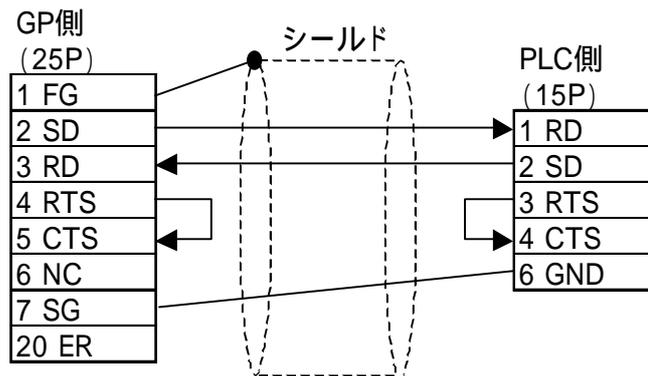
Facon FB 20MC (CPU直結)

CPU	結線図	GP
		
20MC	CPUユニット上のプログラミングポート < 結線図 1 >	GPシリーズ

2.23.2 結線図

以下に示す結線図とFATEKの推奨する結線図が異なる場合がありますが、以下に示す結線図でも動作上問題はありません。

< 結線図 1 > RS-232C



重要 ・ GPとPLCが通信中は、ケーブルの挿抜は行わないでください。

2.23.3 使用可能デバイス

GPでサポートしているデバイスの範囲を示します。

Facon FB 20MC (CPU 直結)

 は、システムエリアに指定可能

デバイス	ビットアドレス	ワードアドレス	備考
入力ポイント	X0 ~ X159	WX0 ~ WX144	*1
出力リレー	Y0 ~ Y159	WY0 ~ WY144	
内部リレー	M0 ~ M1399	WM0 ~ WM1376	
特殊リレー	SM1912 ~ SM2001	WSM1912 ~ WSM1976	
ステップリレー	S0 ~ S999	WS0 ~ WS984	
タイマレジスタ	T0 ~ T255	—————	
カウンタレジスタ	C0 ~ C255	—————	
タイマレジスタ	—————	TMRO ~ TMR255	
カウンタレジスタ	—————	CTRO ~ CTR199	
データレジスタ	—————	HR0 ~ HR3839	Bit 15
入力レジスタ	—————	IR3840 ~ IR3847	Bit 15 *2
出力レジスタ	—————	OR3904 ~ OR3911	Bit 15
HSCレジスタ	—————	HSC4096 ~ HSC4127	Bit 15
カレンダーレジスタ	—————	RTC4128 ~ RTC4135	Bit 15
特殊レジスタ	—————	SR4136 ~ SR4167	Bit 15 *2
読み出し専用レジスタ	—————	ROR5000 ~ ROR8071	Bit 15

L/H

*1 ワードアドレスは読み出し専用です。

*2 読み出し専用です。

2.23.4 環境設定例

(株)デジタルが推奨するPLC側の通信設定と、それに対応するGP側の通信設定を示します。

Facon FB 20MC (CPU 直結)

	GPの設定	PLC設定
伝送速度 (bps)	9600 (固定)	—————
データ長	7bit (固定)	—————
ストップビット	1bit (固定)	—————
パリティビット	偶数 (固定)	—————
制御方式	ER制御 (固定)	—————
通信方式 (RS-232C)	RS-232C (固定)	—————
号機No	1-255	1-255
—————	—————	DSWBIT1 OFF
—————	—————	DSWBIT2 OFF

重要 ・ PLCの号機Noの設定は、プログラマブルコントローラの "Set Station No." 設定から設定してください。